

最先端デジタル SoC設計 人材育成プログラム

最先端の半導体技術で
これからの日本産業を支える人材を育成

即戦力のあるSoC(System-on-a-Chip)の設計エンジニアや
アーキテクトを育成するためのプログラムを無償で受講することができます。

プログラム構成(3コース)

初級コース

オンデマンド/一部対面
受講期間3カ月間
学習時間約80時間

01 Learn

EDAスペシャリスト養成



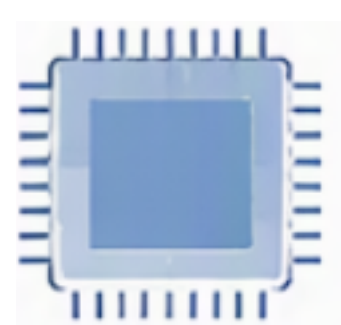
Synopsys・Cadenceの最新
EDAツールを学び、半導体設計の
専門スキルを習得する全9コース
の研修プログラム。

中級コース

オンデマンド/
一部対面(東京大学)
受講期間:2カ月
学習時間:約15時間

02 Design

ロジック半導体設計スキル習得



AIDCの実設計データを活用し、先端
半導体設計力を習得。

実践コース:SoC設計を体系的に学習
問題解決コース:設計課題への対応力
を習得

上級コース

・日本Tenstorrent社(東京)
トレーニング 約3カ月
・米国Tenstorrent社
1~1.5年間 OJT

03 Collaborate

OJTによるアーキテクト育成
海外企業での共同開発



グローバルな開発力を実践的に強化
RISC-V・AIアクセラレータ開発
OJTを通じて、SoC設計開発をリー
ドするアーキテクトを育成。

こんな人にお勧め

- ・半導体設計に携わる予定の方、または設計を学びたい方
- ・SoC設計・検証・論理合成・物理設計に携わる方
- ・CPU・AIアクセラレータ開発やシステム検証に携わる方

修了後に身につく力

- RTL設計力
- SoC開発プロセス理解
- 検証技術
- EDAツール活用力

即戦力として活躍できるエンジニアへ

2027年度
受講生募集中！

詳細・応募は
こちらから⇒

